

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **07066512 A**

(43) Date of publication of application: **10.03.95**

(51) Int. Cl

**H05K 1/02**

(21) Application number: **05213867**

(71) Applicant: **CANON INC**

(22) Date of filing: **30.08.93**

(72) Inventor: **NAKAMORI TOMOHIRO**

(54) PRINTED BOARD

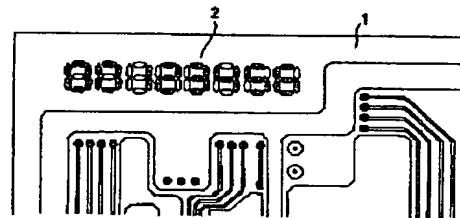
recycling time to be improved.

(57) Abstract:

COPYRIGHT: (C)1995,JPO

PURPOSE: To enable the endurance and flexibility to be displayed by furnishing substrate data such as ID numbers, etc., using solder patterns.

CONSTITUTION: The board data display 2 of the title printed board 1 displays the ID numbers by the solder existence (soldered parts are displayed in black color) while not-soldered parts are to wear a mask when the printed board 1 is fed to a solder vessel to prevent the solder from sticking thereto. In said display 2, the board data from the first figure to the fifth figure display the ID numbers while the sixth figure displays the assembling shop of the board; the seventh figure displays the maker of the electronic component packaged on the board the eighth figure displays the recycling step acceptability of the substrate 1 i.e., 1 and 0 respectively displays the acceptability and impossibility of the recycling step. Accordingly, the endurance and flexibility can be displayed by furnishing the board data such as ID numbers, etc., using the solder patterns thereby enabling the efficiency in the classification of the board in case of disuse or



(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-66512

(43)公開日 平成7年(1995)3月10日

(51)Int.Cl.<sup>5</sup>  
H 0 5 K 1/02

識別記号 庁内整理番号  
R

F I

技術表示箇所

審査請求 未請求 請求項の数1 OL (全4頁)

(21)出願番号 特願平5-213867

(22)出願日 平成5年(1993)8月30日

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 中森 知宏

東京都大田区下丸子3丁目30番2号 キヤ  
ノン株式会社内

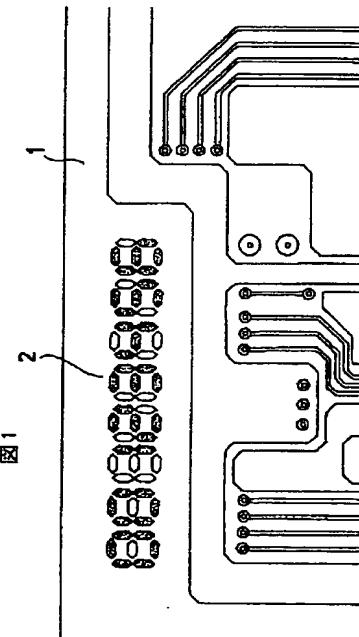
(74)代理人 弁理士 本多 小平 (外3名)

(54)【発明の名称】 プリント基板

(57)【要約】

【目的】 プリント基板にID番号等の基板情報を、ラベルによる貼付方式、基板シルク、あるいはスタンプ印による表示方式を採用すると、ラベルやスタンプ方式では耐久性に欠け、シルクによる方式では個々の基板毎に表示を変えるのが困難で、基板作成時に表示内容が決まるため、融通性がなく、表示内容も制限されていたので、このような問題を解決することを目的とする。

【構成】 電子部品等を実装するためのプリント基板1に、例えばハンダにより7桁の番号表示を行い、各桁の数字に夫々意味を持たせる。



1

## 【特許請求の範囲】

【請求項1】 固体識別番号等の情報を、半田パターンを利用して設けたことを特徴とするプリント基板。

## 【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、固体識別番号（以下ID番号と称す）の情報を設けたプリント基板に関する。

【0002】

【従来の技術】 従来、プリント基板にID番号等の基板情報を設ける場合には基板情報の記載されたラベルを基板に貼るか、基板シルクによって表示するか、スタンプ印によって表示する方法がとられていた。

【0003】

【発明が解決しようとする課題】 しかしながら上記従来例の、ラベルやスタンプによる手段では耐久性に欠き、高温高湿や粉塵の多い環境で使用されると表示の識別が出来なくなる場合がある。

【0004】 又、シルクによる手段では個々の基板ごとに表示を変えることは困難であり、さらに基板作成時には表示内容が決まってしまうために融通性が無く、表示内容にも制限があった。

【0005】

【課題を解決するための手段】 本発明によれば、ID番号等の基板情報を半田パターンを利用して設けることにより、耐久性と融通性がある表示を可能とする。

【0006】

【実施例】 以下本発明の実施例を図面に基づいて説明する。

【0007】 図1は第1実施例の構成を示す図である。図中1は電子部品等を実装するためのプリント基板であり、図は半田面より見たものである。2はID番号等の基板情報を表示した部分であり、半田の有無によって番号を表している。（図では半田がのっている部分を黒で示す。）半田をのせない部分には前記プリント基板1を半田槽に流す際にマスクを行い、半田が付着するのを防止する。

【0008】 次に図5によって基板情報の詳細を説明する。図5に示す様に、1桁目から5桁目までは基板のID番号を表している。6桁目は基板の組立工場を表し、0でA工場、1でB工場、2ではC工場で基板が組立られたことを示している。7桁目は基板上に実装されている電子部品のメーカーを表し、0でA社、1でB社、2ではC社の部品が使用されていることを表している。8桁目は基板のリサイクルの可否を表し、0であればリサイクル不可であり、1であれば基板のリサイクルが可能であることを表している。

【0009】 この様に、ID番号等の基板情報を半田パターンを利用して設けることにより、耐久性と融通性がある表示を可能とし、廃棄や再利用時における基板分別の効率を向上させる。

2

【0010】 図2は第2実施例の構成を示す図である。図中2はID番号等の基板情報を表示した部分であり、半田3によって相対する銅箔パターン4が接続されているかどうかで情報内容を表している。この様な構成にすることにより銅箔パターン4間の導通を検出することで電気的に本情報を読み取ることが可能となる。

【0011】 次に図6によって基板情報の詳細を説明する。図6に示す様に1桁目から18桁目までは基板のID番号を表している。19、20桁目では基板1の組立工場を表し、00でA工場、01でB工場、10ではC工場で基板が組み立てられたことを示している。21、22桁目では基板上に実装されている部品のメーカーを表し、00でA社、01でB社、10ではC社の部品が使用されていることを表している。23、24桁目は基板のリサイクルの可否を表し、00であればリサイクル不可であり、01であれば基板のリサイクルが可能であることを表している。

【0012】 この様に、ID番号等の基板情報を半田パターンを利用して設け、さらに電気的に読み取り可能な構成にすることにより、廃棄や再利用時における基板分別の効率を向上させる。

【0013】 図3は第3実施例の構成を示す図である。図中2はID番号等の基板情報を表示した部分であり、ID番号の様に基板組立時や使用済み基板の回収時に見てその番号が判断できた方が良いものはエイトセグメント表示5をし、組立工場、使用部品のメーカー、基板リサイクル可否などの様な外部にその情報が流出しては困る様なものはバイナリー表示6とする。

【0014】 この様に、ID番号等の基板情報を半田パターンを利用して設けることにより、耐久性と融通性がある表示を可能とし、廃棄や再利用時における基板分別の効率を向上させる。

【0015】 図4は第4実施例の構成を示す図であり、ID番号等の基板情報表示の一部である。エイトセグメント構造の1セグメントが銅箔パターン4対になっており、各パターン対を半田によって接続することによって基板情報を表示する（図では半田がのっている部分を黒で示す。）。この様な構成にすることにより銅箔パターン間の導通を検出することで電気的に本情報を読み取ることが可能となる。

【0016】 この様に、ID番号等の基板情報を半田パターンを利用して設け、さらに電気的に読み取り可能な構成にすることにより、廃棄や再利用時における基板分別の効率を向上させる。

【0017】

【発明の効果】 以上説明したように、ID番号等の基板情報を半田パターンを利用して設けることにより、耐久性と融通性がある表示を可能とし、廃棄や再利用時における基板分別の効率を向上させる。

【図面の簡単な説明】

3

【図1】第1実施例の構成を示す平面図。  
 【図2】第2実施例の構成を示す平面図。  
 【図3】第3実施例の構成を示す平面図。  
 【図4】第4実施例の構成を示す平面図。  
 【図5】第1実施例の基板情報を示す図。

4

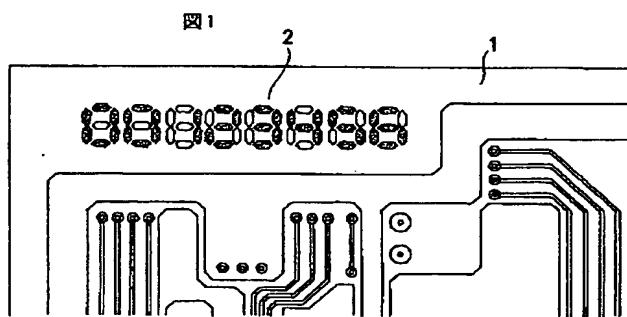
\* 【図6】第2実施例の基板情報を示す図。

【符号の説明】

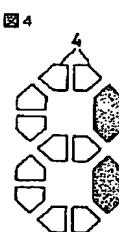
1 プリント基板  
 示  
 \* 3 半田

2 基板情報表

【図1】



【図4】



【図2】

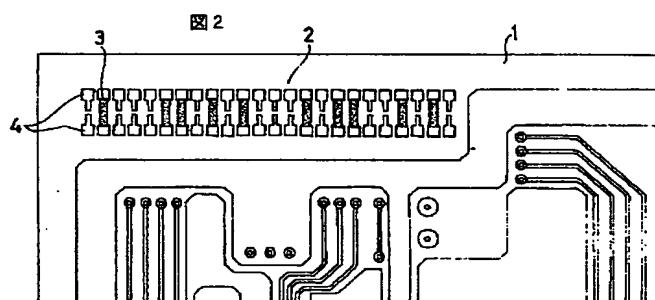
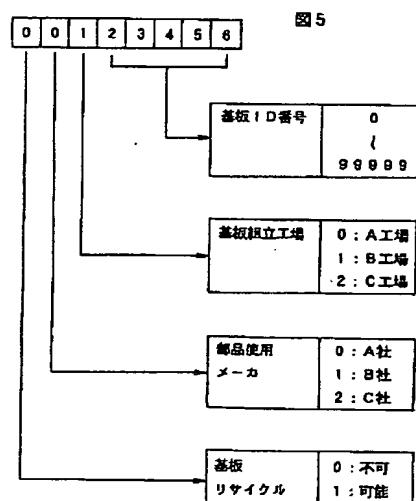
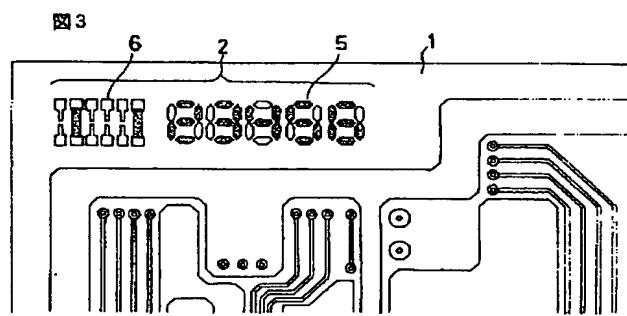


図5



【図3】



【図6】

図6

